

⑫ 公開特許公報(A)

昭63-38983

⑤ Int. Cl. ⁴	識別記号	庁内整理番号	⑬ 公開	昭和63年(1988)2月19日
G 09 G 1/02		7923-5C		
G 06 F 3/153	3 3 6	7341-5B		
15/64	4 5 0	8419-5B	審査請求	未請求 発明の数 1 (全4頁)

⑭ 発明の名称 表示アドレス制御装置

⑯ 特 願 昭61-183618

⑰ 出 願 昭61(1986)8月4日

⑱ 発 明 者 小 口 哲 司 東京都港区芝5丁目33番1号 日本電気株式会社内
 ⑲ 出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号
 ⑳ 代 理 人 弁理士 内 原 晋

明細書

発明の名称

表示アドレス制御装置

特許請求の範囲

(1) 1画面分の表示データを記憶する記憶内容の読み書き可能な第1の記憶手段と、

前記第1の記憶手段に外部から供給される前記1画面分の表示データを一定の順序で書き込む書き込み手段と、

前記一定の順序で書き込まれた1画面分の表示データの示す表示図形を含む1つ以上の所定の表示図形を規定する前記第1の記憶手段の読出しアドレスデータを前記表示図形毎に連続したアドレスに記憶する第2の記憶手段と、

表示周期に同期して前記第2の記憶手段に前記表示図形に対応した連続したアドレスを供給し、読み出された前記第2の記憶手段からのデータを前記第1の記憶手段の読出しアドレスとして供給

するアドレス供給手段とを含むことを特徴とする表示アドレス制御装置。

(2) 第2の記憶手段は読み出し専用メモリであることを特徴とする特許請求の範囲第(1)項記載の表示アドレス制御装置。

(3) 第2の記憶手段は記憶内容の読み書き可能なメモリであり、外部から供給される1つ以上の所定の図形を規定する第1の記憶手段の読出しアドレスデータを前記表示図形毎に連続したアドレスに書込む書込み手段を含むことを特徴とする特許請求の範囲第(1)項記載の表示アドレス制御装置。

発明の詳細な説明

〔産業上の利用分野〕

本発明は情報処理装置における文字図形表示装置内に使用される表示メモリに対する表示アドレス制御装置に関する。

〔従来技術〕

従来から文字図形をラスタ走査型陰極線管に表